ELECTROSTATIC DIGITAL PRINTER

Patent Number:

JP1115649

Publication date:

1989-05-08

Inventor(s):

SUZUKI TATATOMI

Applicant(s):

FUJI XEROX CO LTD

Requested Patent:

☐ JP1115649

Application Number: JP19870275115 19871030

Priority Number(s):

IPC Classification:

B41J3/18; G03G15/08

EC Classification:

Equivalents:

JP2536557B2

Abstract

PURPOSE:To obtain the consumption of a toner almost accurately, by providing a counter circuit for counting black data in a video signal and a control circuit having a CPU which outputs a count signal controlling the counter circuit at predetermined periods and processes the count data.

CONSTITUTION:A CPU 1 controls not only a black data count part but also each part of a printer, and a counter 2 counts the black data in a video signal under the drive control by the CPU 1 and an enable output circuit 3. The enable output circuit 3 outputs an enable signal for the thinned-out counting of the black data in the video signal. A register 4 holds the count value of the counter 2. Only by counting the black data for one line at predetermined intervals, e.g. every 1.5msec., the number of the black data for all over an image area is estimated. According to the estimated value, a consumption of a toner is calculated. A toner is supplied on the basis of the result, whereby a toner density can be held uniform even while a large amount of data is printed.

Data supplied from the esp@cenet database - I2

19 日本国特許庁(JP)

⑪特許出願公開

⑩ 公 開 特 許 公 報 (A) 平1 - 115649

@Int_Cl_4

識別記号

庁内整理番号

匈公開 平成1年(1989)5月8日

B 41 J 3/18 G 03 G 15/08 $\begin{smallmatrix}1&0&2\\1&1&5\end{smallmatrix}$

7612-2C 8807-2H

審査請求 未請求 発明の数 1 (全6頁)

図発明の名称

静電デジタルプリンタ

②特 願 昭62-275115

愛出 願 昭62(1987)10月30日

切発 明 者 鈴 木

忠 臣

神奈川県海老名市本郷2274番地 富士ゼロツクス株式会社

海老名事業所内

⑪出 願 人 富士ゼロツクス株式会

東京都港区赤坂3丁目3番5号

社

砂代 理 人 弁理士 山谷 皓禁

明細書

1. 発明の名称 静電デジタルブリンタ

2. 特許請求の範囲

ビデオ信号中の黒データを計数するためのカウンタ回路と、所定の周期で該カウンタ回路を制御するカウント信号を出力し、カウントデータの処理を行うCPUを持った制御回路を備えたことを特徴とする静電デジタルブリンタ。

3. 発明の詳細な説明

(産業上の利用分野)

この発明は、静電デジタルブリンタに係り、特に、簡単な構成によって、ビデオ信号中の黒データを計数することができると共に、その黒データの計数結果を用いて、現像器中のトナー濃度あるいは現像器に印加するパイアス電圧を所定の最適値となるように制御できるようにした静電デジタルブリンタに関する。

(従来の技術)

2 値比した印字データ等のビデオ信号によって、 感光体ドラム上に潜像を形成し、用紙に前記印字 データ等の画像をブリントするいわゆる電子写真 法による静電デジタルプリンタが普及しているが、 この静電デジタルブリンタにおいては、多量のプ リントを行っても常に印字の濃度を均一に保ち、 印字品質を高品位に保つことが必要である。

この印字濃度に影響を与える要素の1つに、現像器内のトナー濃度がある。これは、現像器内のトナーと、このトナーをマグロールに安定に供給するためのキャリアから、次の式で求められる。

印字濃度は、このトナー濃度に依存しており、 従って、印字濃度を常に一定に保つには、消費されたトナーをその分だけできるだけ正確に補充し、 トナー濃度を所定の値に保つことが望まれており、 少なくとも一定の範囲に収めておく必要がある。 従来、この濃度を一定値に保つための技術として、プリントすべきビデオ信号中の黒データの個なするためのカウンタを設けて、黒データの個なで、黒データの側でで、黒データの大きにあられた。アクルを出力し、これを受けて、設定を検知し、この検知し、このでは、不足分のトナーを補充するものがよって、不足分のトナーを補充するものがは特別昭60-49362号公報を関)。

なお、トナー滬度検出センサーとしては、トナー濃度の変化をコイルのインダクタンスの変化で 検知するもの、トナー濃度の変化を抵抗値の変化 で検知するもの、トナー濃度の変化をトナーに照 射された光の反射光の強さで検出するものなどが ある。

(発明が解決しようとする問題点)

ところが、上述のようなプリンタでは、トナー 温度を常に均一に保つことが困難であるという問

3

のトナー消費量をほぼ正確に求めることができる 黒データカウンタを備えた静電デジタルブリンタ を提供することを目的とする。

(問題点を解決するための手段)

上述の問題点を解決するため、この発明においては、静電デジタルプリンタにおいて、ビデオ信号中の黒デークをカウントするカウンタを設けると共に、このカウンタの動作を所定の間隔で実行せしめ(黒データの間引き読みを行う)、このカウント値に基づいてトナーの消費量を推定して、必要なトナー補給を行うことを特徴としている。

(作用)

このため、カウンタは比較的小規模のもので良く、従ってハード面でのコストを低減させることができる。また、間引き間隔を調整することにより、実際のデータとの差を、実用上何の不都合もない程小さくできることから、このカウント値の結果に基づいてトナーを補給することによって、

題点及び、カウンタ回路が大規模になってしまい、 装置が高価になるという問題点を有する。

即ち、トナーの補給は、トナー濃度センサーの 検知出力によって行われるが、現在のところトナ -濃度センサーは、それ程正確なものはなく、誤 差が多いものとなる。また、黒データをカウント する時のカウント・アップ信号を出力する間隔を 長くする (所定のカウント数を大とする) と、膨 大なカウンタ、レジスタ類が必要となり高価なも のとなる。カウント・アップ信号の出力する時間 ヶ隔を短く (所定のカウント数を小とする) すれ ば、バード面での負担は軽くなるが、シーケンス 回路側は、より頻繁にカウント・アップ信号を受 付けている必要があり、その分他の処理にさく時 間が少なくなる。さらに、カウント・アップ信号 は、量は表わしているが、時間に対する意味があ まり含まれていないため、時間に沿って種々の制 御を行うような制御系には適さないことになる。

この発明は、このような点に鑑みてなされたも のであり、簡単で安価な構成でありながら、実際

4

多量のデータのプリント期間中も、トナー濃度を 均一に保つことができる。

(実施例)

クリーナ36は用紙を剝離するための爪46、 感光体ドラム31上に残ったトナーを除去するた めのフレード47等を有している。また、38は 定着ローラである。プリント用の用紙は、トレイ37、37′から給紙ロール40、40′、41 によって現像器34によってトナーによる文字等のデータが現像された感光体ドラム31部分に供給され、転写用コロトロンによって、これら文字等のデータを転写された後、この定着ローラ38 に至る。そして、ここで定着処理を受けた後、用紙受けに排出されることになる。

LEDヘッド33への画像(ビデオ)データは、 図示省略したコンピュータ本体部分、或いは、画 像読取装置等から供給されており、LEDヘッド 33の各LED素子は、この画像データに従って、 選択的に発光する。

現像器 3 4 は、第 4 図に示すように、マグロール 3 0 と、トナー・ディスペンス・モータ 4 8 と補給用トナー容器 4 9 を有しており、容器 5 0 の部分には、トナーと共にキャリアが混合されて収容されている。

常に均一なプリントを実現するためには、この 現像器34の容器50内のトナー濃度を均一に保 っておく必要があることは前に述べたとおりであ る.

第1図は、この発明の一実施例であり、トナー 消費量を検出するための黒データカウント部分の 構成を示している。

第1図において、1はCPUであり、黒データカウント部のみならず、プリンタの各部の制御を行うためのものである。2はカウンタであり、CPU1及び、後に詳細な説明を行うイネーブル出力回路3により駆動制御されて、ビデオ信号中の黒データをカウントする。3はこの発明に従って、ビデオ信号中の黒データを聞引きカウントするためのイネーブル信号を出力するためのイネーブル出力回路であり、4はカウンタ2のカウンタ値を保持しておくレジスタである。

次に、この黒データカウント部の動作を、第2 図に示す動作タイミング図に従って説明する。

まず、(1) CPU1より、COUNT信号をアクティブ (*H*) にする。時点 (a) の、主走 査信号の立上がりエッジでCOUNT信号をラッ

7

チし、この出力をENABLEとしてカウンタ 2 に加え、ENABLEがアクティブ (* H*) の 間、カウンタ 2 をアクティブにする。

(2) この間のVIDEO信号中の黒レベルの数 (第2図では、クロックが示されていないが、黒 レベルにある信号をクロック毎に数える)をカウ ントする。

(3) 主信号の立下りエッジでENABLEとCOUNT信号のANDをラッチし、この出力をINT (割込信号) とし (第2図 (b) 点) 、これをCPUの割込みとする。また、このインバート出力をENABLEのクリヤとして、ENABLEを非アクティブにする (時点 (c))。

(4) INTがアクティブになると、CPUは割込みを受付け、READを出力(時点(d))して、データバス上にカウント値を出力せしめ、このデータを取込む。例えば、第2図の場合には、黒データのカウント値として「4」をCPU1に取込むことになる。

(5) データ読み込み後CPU1はCOUNT値

8

を非アクティブにして、(第2図(g)点)動作を終了する。

(6) 所定の時間、例えば1.5msec 後に、COUNT信号をアクティブにして、前記動作(1)に戻る。このような動作を繰り返して黒データのカウントを続ける。

この発明では、所定の時間、例えば1.5msec 毎に1ライン分の黒データをカウントするだけで、(これを「間引き読み」という)イメージ・エリアの全面に対する黒率(黒データの数)を推計し、この推計値に従って、トナーの消費量を補うトナーをその都度追加することになる。追加は、所定の時間、トナー・デイスペンス・モータ48を運転することによって行われるが、これは、本発明の要旨に直接関係しないので省略する。

前述のとおり、この発明によれば、黒データを 間引き読みによって、イメージ・エリア全面の黒 データを推計しており、実際に全面の黒データを カウントしている訳ではないので当然誤差を生す るが、実際の摂差は微々たるものであり、現実の プリントの際に問題とはならないことを実験によ り確認している。

例えば、前述のとおり、1.5msec 毎の間引き読みの場合、実際の間引きは、原稿上約3m程度なるが、通常の原稿の場合、誤は最大2%程度であった。

第5図は、この発明を適用した回路例である。 第1図との対応を破線で示してある。即ち、カウンタ2として、3つのカウンタ53、54、55 を利用しており、時にこの場合、カウント値の下位ピット4ピットを切捨てている。黒データ1つ当たりのトナー使用量は非常に少ないので、この切捨てによる誤差は実際上問題とならない。また、イネーブル出力回路3は、主に2つのラッチ51、52で構成している。

第6図は、この回路の動作タイミング図である。この図には、VIDEO CLOCKを書加えているが、第2図と原理は同じなので、詳細な説明は省略する。

1 1

49……トナー容器。

特許出願人 富士ゼロックス株式会社 代理人弁理士 山 谷 晧 榮 (発明の効果)

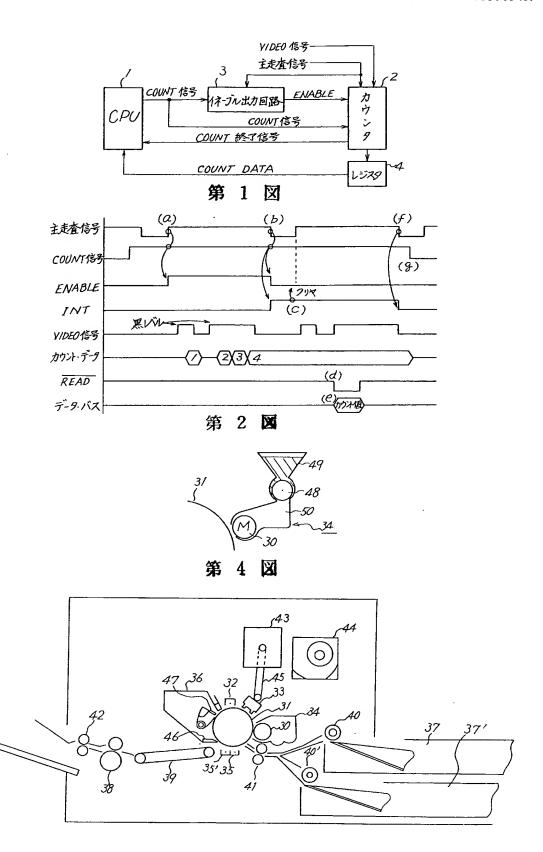
以上述べたとおり、この発明では、黒データの間引き読みを行っているため、簡単なハード構成により黒データのカウントを実用上充分な正確さで行うことができ、プリンタのコストを低減させることができる。

4. 図面の簡単な説明

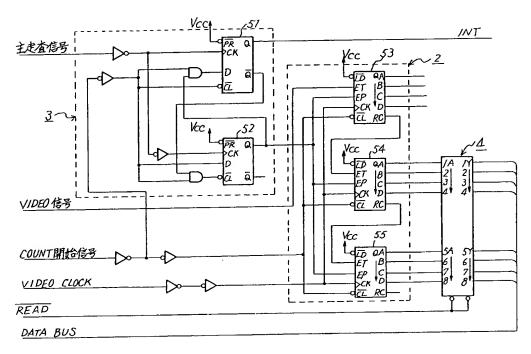
第1図はこの発明の一実施例のプロック図、第 2図は動作タイミング図、第3図は静電デジタル プリンタの全体構成図、第4図は現像器の構成図、 第5図はこの発明の回路例を示す図、第6図はこ の発明の回路例の動作タイミング図である。

1 ····· C P U 、 2 ····· カウンタ、
3 ····· イネーブル出力回路、 4 ····・レジスタ、
3 0 ····· マグロール、 3 1 ····· 感光体ドラム、
3 4 ····· 現像器、
4 8 ···· トナー・ディスペンス・モータ、

1 2



第 3 図



第 5 図

